

「イノベーションリサーチ交流会 in 福井高専」のご案内

～ 宇宙機器開発のための HDL (Verilog) による FPGA コーディング特集 ～

ふくいオープンイノベーション推進機構 (FOIP)

昨今の半導体プロセスの高度化により、FPGA (Field Programmable Gate Array) チップ上への回路集積化と低コスト化が進んでいます。従来、マイコンなどで行ってきたプロセスは FPGA 上に実装されており、膨大な回路規模はハードウェア記述言語 (HDL : Hardware Description Language) を用いてコンピュータに自動設計させています。

地球観測衛星の場合では、カメラによる撮像と同時のデータ圧縮保存などの高速処理が求められるなど、ミッション用機器の設計開発には、高速かつ個別設計実装が可能な FPGA の活用が期待されています。

FOIP では、このたび、「宇宙機器開発のための HDL (Verilog) による FPGA コーディング特集」をテーマに「イノベーションリサーチ交流会 (IR 交流会) in 福井高専」を開催いたします。FPGA 技術を産業機器開発での活用にと考えておられる県内の多くの企業経営者、技術者の方の来訪をお待ちしております。



- 1 名称 : 「イノベーションリサーチ交流会 in 福井高専」
- 2 日時 : 平成 29 年 11 月 29 日 (水) 13:00 ～ 16:00 (受付 12:30 ～)
- 3 場所 : 福井工業高等専門学校 コミュニティホール (福井県鯖江市下司町) 等
- 4 共催 : ふくいオープンイノベーション推進機構 (FOIP)、福井工業高等専門学校
- 5 内容 :
 - (1) 宇宙産業への機器および部材のための講演会 (13:00 ～ 15:30)
 - ・ FPGA と産業機器開発での活用
福井工業高等専門学校 電子情報工学科 教授 青山義弘 氏
 - ・ 福井工業大学フェニックスプロジェクト機器開発における FPGA 活用への期待
福井工業大学 工学部 電気電子工学科 教授 中城智之 氏
 - ・ HDL の FPGA コーディング
福井工業高等専門学校 電子情報工学科 教授 青山義弘 氏
 - ・ 宇宙機器開発のための技術研修取組み紹介
福井県工業技術センター 新産業創出研究部 主任研究員 松井多志
 - (2) 先端シーズ研究等紹介と施設見学会 (15:30 ～ 16:00)
- 6 参加費 無料
- 7 問合せ・申込先

11 月 22 日 (水) までに、参加申込書にご記入の上、FAX または電子メールにて申し込み下さい。

<担 当> 福井県工業技術センター 新産業創出研究部 松井

TEL : 0776-55-1555 e-mail : foip@fisc.jp

FAX:0776-55-1554

IR 交流会 in 福井高専 <11 月 29 日 (水)> 参加申込書 <〆切 11 月 22 日 (水)>

| | | | |
|-----------------|--|-------|--|
| (ふりがな) 受講者氏名 | | 会 社 名 | |
| 所属/役職 | | 電話番号 | |
| e-mail | | @ | |